|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
| **N O M B R E D E L A P R Á C T I C A** | | | |
| Compuertas lógicas | | | |
|  |  |  |  |
|  |  |  |  |
| **NÚMERO DE PRÁCTICA** | **UNIDAD TEMÁTICA** | **DURACIÓN** | **ESCENARIO** |
| No. 5 |  |  | Laboratorio de Simulación |
|  |  |  |  |
| **O B J E T I V O / C O M P E T E N C I A S :** | | | |
| El alumno pondrá en práctica sus conocimientos adquiridos de la materia cursada “lógica combinatoria” y aprender como simularlo. | | | |
|  |  |  |  |
| **RECURSOS Y MEDIOS:** |  |  |  |
|  |  |  |  |
| **MATERIALES** | **MAQUINARIA Y EQUIPO** | **HERRAMIENTA** | |
|  |  | N/A | |
|  |  |  |  |
| **TRABAJO PREVIO** |  |  |  |
|  | | | |
|  |  |  |  |
| **FUNDAMENTOS TEORICOS** |  |  |  |
| NI Multisim (anteriormente MultiSIM ) es un sistema electrónico [de captura de esquemáticos](https://en.wikipedia.org/wiki/Schematic_capture) y simulación del programa que forma parte de un [conjunto](https://en.wikipedia.org/wiki/Software_suite) de programas de diseño de circuitos, junto con [NI Ultiboard](https://en.wikipedia.org/wiki/NI_Ultiboard) . Multisim es uno de los pocos programas de diseño de circuitos para emplear el original [Berkeley](https://en.wikipedia.org/wiki/University_of_California,_Berkeley)[SPICE](https://en.wikipedia.org/wiki/SPICE) de simulación de software basado. Multisim fue creado originalmente por una compañía llamada [Electronics Workbench](https://en.wikipedia.org/wiki/National_Instruments#Electronics_Workbench_Group) , que ahora es una división de [National Instruments](https://en.wikipedia.org/wiki/National_Instruments) .Multisim incluye simulación microcontrolador (antes conocido como MultiMCU), así como las características integradas de importación y de exportación a la [placa de circuito impreso](https://en.wikipedia.org/wiki/Printed_Circuit_Board) software de diseño en la suite, [NI Ultiboard](https://en.wikipedia.org/wiki/NI_Ultiboard) .  Multisim es ampliamente utilizado en el mundo académico y la industria para la educación circuitos, diseño esquemático electrónico y simulación SPICE.  http://cdn.instructables.com/FKQ/H4ZJ/HZ13K12Z/FKQH4ZJHZ13K12Z.LARGE.jpg | | | |
|  |  |  |  |
| **PROCEDIMIENTO O DESARROLLO:** | | | |
| Realizar el siguiente circuito, hacer su tabla de verdad y ver si se puede simplificar con algebra de Boole o mapa de karnaugh. | | | |
|  |  |  |  |
| **CUESTIONARIO** | | | |
| Agrega aquí la tabla de verdad: | | | |
|  |  |  |  |
| **CONCLUSIONES** | | | |
|  | | | |
|  |  |  |  |
| **BIBLIOGRAFÍA** | | | |
|  | | | |